

DAFTAR ISI

	Halaman
ABSTRAKSI	iv
KATA PENGANTAR	vi
DAFTAR ISI	viii
DAFTAR GAMBAR	x
DAFTAR LAMPIRAN	xi
BAB I PENDAHULUAN	1
1.1. Latar Belakang	1
1.2. Tujuan	2
1.3. Ruang Lingkup	2
1.4. Metode Penelitian	3
1.5. Sistematika Penulisan Tugas Akhir	4
BAB II LANDASAN TEORI	6
2.1. Sistem Prosesor Utama	6
2.2. Pemancar	16
2.3. Penerima	22
2.4. Catu Daya	25
2.5. Penggunaan Bahasa Assembler	26
BAB III PERENCANAAN DAN PEMBUATAN SISTEM	30
3.1. Perencanaan dan Pembuatan Perangkat Keras	30
3.2. Komputer PC dan Perangkat Lunak	32

3.3. Pembuatan Program	33
BAB IV PENGUJIAN SISTEM	38
4.1. Pendahuluan	38
4.2. Pengujian Sistem Pengendali	39
BAB V KESIMPULAN DAN SARAN	44
5.1. Kesimpulan	44
5.2. Saran	45
DAFTAR PUSTAKA	
LAMPIRAN	

